

Top	Item	Previous	Next
-----	------	----------	------

Liquid crystal filling device

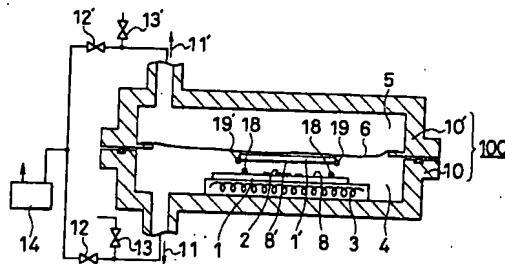
JP62054229

<ul style="list-style-type: none"> Patent Assignee SEMICONDUCTOR ENERGY LAB. Inventor KONUMA TOSHIMITSU; YAMAGUCHI TOSHIHARU; IMATO SHINJI; INUJIMA TAKASHI; KOYANAGI KAORU; MASE AKIRA; HAMATANI TOSHIJI; SAKAMA MITSUNORI; YAMAZAKI SHUNPEI International Patent Classification G02F-001/13G02F-001/133G02F-001/1339 G02F-001/1341G09F-009/35 US Patent Classification ORIGINAL (O) : 349189000; CROSS-REFERENCE (X) : 349153000 359900000 	<ul style="list-style-type: none"> Publication Information JP62054229 A 19870309 [JP62054229] Priority Details 1985JP-0155835 19850715 1985JP-0155836 19850715 1985JP-0155837 19850715 																								
<ul style="list-style-type: none"> FamPat family <table> <tr> <td>JP62054229</td> <td>A</td> <td>19870309</td> <td>[JP62054229]</td> </tr> <tr> <td>JP62054228</td> <td>A</td> <td>19870309</td> <td>[JP62054228]</td> </tr> <tr> <td>JP62054225</td> <td>A</td> <td>19870309</td> <td>[JP62054225]</td> </tr> <tr> <td>US4691995</td> <td>A</td> <td>19870908</td> <td>[US4691995]</td> </tr> <tr> <td>JP2535142</td> <td>B2</td> <td>19960918</td> <td>[JP2535142]</td> </tr> <tr> <td>JP2616761</td> <td>B2</td> <td>19970604</td> <td>[JP2616761]</td> </tr> </table>		JP62054229	A	19870309	[JP62054229]	JP62054228	A	19870309	[JP62054228]	JP62054225	A	19870309	[JP62054225]	US4691995	A	19870908	[US4691995]	JP2535142	B2	19960918	[JP2535142]	JP2616761	B2	19970604	[JP2616761]
JP62054229	A	19870309	[JP62054229]																						
JP62054228	A	19870309	[JP62054228]																						
JP62054225	A	19870309	[JP62054225]																						
US4691995	A	19870908	[US4691995]																						
JP2535142	B2	19960918	[JP2535142]																						
JP2616761	B2	19970604	[JP2616761]																						

Abstract :

(US4691995)

An improved liquid crystal filling device is shown. Prior to joining a substrate with another substrate between which the liquid crystal is to be charged, the liquid crystal is dropped on the substrate and then the other substrate is superimposed on the substrate under pressure. Sandwiched between the substrates, the liquid crystal spreads at high temperature.



© Questel.Orbit

⑪ 公開特許公報 (A) 昭62-54229

⑤Int.Cl. ¹	識別記号	厅内整理番号	⑩公開 昭和62年(1987)3月9日
G 02 F 1/133	1 2 5	8205-2H	
1/13	1 0 1	7448-2H	
G 09 F 9/35	6810-5C	審査請求 未請求 発明の数 2 (全6頁)	

⑪発明の名称 液晶表示装置の作製方法

⑪特願 昭60-155837

⑪出願 昭60(1985)7月15日

⑫発明者 山崎 舜平	東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内
⑫発明者 小沼 利光	東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内
⑫発明者 浜谷 敏次	東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内
⑫発明者 間瀬 晃	東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内
⑪出願人 株式会社 半導体エネルギー研究所	厚木市長谷398番地

最終頁に続く

明細書

1. 発明の名称

液晶表示装置の作製方法

2. 特許請求の範囲

1. 電極を互いに有する一対の基板の被充填面を内側にして対向せしめ、前記被充填面間に液晶を充填した液晶表示装置の作製方法において、前記基板の被充填面間にスマートチック液晶を充填せしめると同時に、前記一対の基板の周辺部を封止せしめることを特徴とする液晶表示装置の作製方法。

2. 特許請求の範囲第1項において、封止は長方形または正方形の基板の少なくともコーナ部に対して行うことを特徴とする液晶表示装置の作製方法。

3. 電極を互いに有する一対の基板の被充填面を内側にして対向せしめ、前記被充填面間に液晶を充填した液晶表示装置の作製方法において、前記基板の被充填面間にスマートチック液晶を充填せしめると同時に、前記一対の長方

形または正方形の基板のコーナ部を封止せしめる工程と、該工程の後、長方形または正方形の基板の辺の部分に対し封止せしめることを特徴とする液晶表示装置の作製方法。

3. 発明の詳細な説明

「発明の利用分野」

この発明は、液晶表示装置の作製方法に関するものであって、スマートチック液晶（以下Sm液晶または液晶という）特に例えば強誘電性液晶（以下PLCという）を用いた表示パネルを設けることにより、マイクロコンピュータ、ワードプロセッサまたはテレビ等の表示部の薄膜化を図る液晶表示装置の作製方法に関するものである。

「従来の技術」

固体表示パネルは各絵素を独立に制御する方式が大面積用として有効である。このようなパネルとして、従来は、二層波液晶例えばツウィスティック・ネマチック液晶（以下TN液晶という）を用い、横方向400 素子また縦方向200 素子とするA4判サイズの単純マトリックス構成にマルチプレキ

シング駆動方式を用いた表示装置が知られている。

しかし、かかるTN液晶を作製せんとした場合、このTN液晶の粘度が低いため、一対のガラス基板を5~10μの間隙をあけて対抗せしめ、この一対のガラス基板の周辺部に封止用シール剤をスペーサを混合して塗布し、お互いを密着させる。この周辺のシール部の一部の封止をせず、開穴を残存して設けておく。この後この周辺が封止された一対の基板を真空容器内に保持し、全体を真空引きする。さらに、この後この開穴部分をTN液晶溶液中に浸し、この真空容器内を大気圧により、毛細管現象を利用して一対の基板間の5~10μの間の空隙に液晶を充填せんとするものであった。

「発明が解決しようとする問題点」

しかしかかる方法は、TN液晶の如き室温で低粘度の液晶を基板間に充填する場合には優れている。しかし、

(1) 粘度の高いスマートック液晶例えはSmC*層を用いるPLCに対してもきわめて作業がしづら

(3)

面上に液晶を設けた後、この液晶上に他方の基板の被充填面を密接せしめ、さらに一対の基板を所定の相互位置に配設せしめるものである。さらにこの工程と同時工程として、周辺部特に正方形または長方形の基板のコーナ部に封止用シールを行わしめるいわゆるラミネート（薄層にする、薄層にのばすの意）方式を用いることを基本とする。

加えて本発明においては、液晶材料としてスマートック液晶、特に好ましくはスマートックC相(SmC*)を呈する強誘電性液晶を用いる。即ちセルの間隔を4μmまたはそれ以下的一般には0.5~3μmとすることにより双安定状態を得ることができる。

即ち、かかる一方の基板の電極上の被充填面上の一点または複数点に（等方性）液晶を滴下、散布またはコートする。さらに一方または他方の基板のコーナ部に封止用樹脂を微量滴下する。この後、他方の基板をこの上に配設する。

さらにこれらを真空引きをし、その前後において加熱し、その一対の基板を互いに加圧して、そ

(5)

い。

- (2) セルの電極間の間隙を1μ以下好ましくは0.5~3μの狭い間隙を用いることを前提とするPLCを用いる場合、充填にきわめて時間がかかる。
- (3) PLCを大面積例えはA4版に対し充填せんとする場合、8~10時間もの長時間高温例えは120℃で充填作業を必要とする。そのため、周辺部の封止が劣化しやすい。またこの封止材料が不純物として液晶内に混入しやすい。
- (4) 液晶の充填に伴いセルギャップを決めているスペーサ（通称貝柱）が一方に偏りやすい。
- (5) 充填の際有効に用いられない液晶材料が全体の90%近くになってしまい無駄が多い。等の多くの欠点を有する。

本発明はかかる問題点を解くものである。

「問題を解決するための手段」

かかる問題を解決するため、本発明は、一対の基板に対し液晶を充填する前に一対の基板の周辺部をシールするのではなく、一方の基板の被充填

(4)

れぞれの基板の内側に設けられた被充填面を4μ以下の間隙にして互いにPLCと密接せしめ、加えて周辺部の少なくとも一部を同時に封止せしめる。

さらにこの薄いPLCが充填されラミネートされた基板の温度を降下させ、SmAを得、さらに双安定なSmC*を得る。するとらせん構造をとくことができる。この後、常温に保存した後、周辺部の辺の部分に対しシール用のプラスチック封止剤による封止を行う。

かかる本発明方法においてはこのコーナ部でお互いの基板の接触面積を多くでき、互いに固く密着させることができる。

また本発明でも残された問題点の使用温度範囲は、現在複数の異なったPLCを組合わせて（ブレンドして）0~50℃において使用が可能となっている。このため実用上はそれほど問題とならず、また階調に関してはカラーも8色までとするならば階調が不要であり、マイクロコンピュータ等のディスプレイとしては十分実用が可能であることが判明した。

(6)

「作用」

かくすることにより、

- (1) セルはスペーサを散布しその大きさにより最小の間隙を決定するため、形成されるFLCの間隙にはばらつきがない。
- (2) 4 μ以下の間隙(セル厚)の薄いセルであっても大面積(A4版相当)であっても短時間でラミネート作業を行うことができる。
- (3) 基板上に設けたFLCを100%有効利用することができる。
- (4) 粘度の高いFLCを用いても、そのラミネートおよび封止の作業に1時間以上を必要としない。
- (5) 一方の基板側にはアクティブ素子とそれに連結した電極を設けても、まったくアクティブ素子を用いないバッシブ構造と同一工程でFLCのラミネートができる。

さらに、これらの特徴により本発明の液晶のラミネート(2つの基板の間隙を少しづつ狭くし、その間に液晶を薄層化して介在させることを示す)

(7)

シードウ処理(マスク)の形成、アクティブ素子の作製等を必要に応じて行うことは有効である。

また、基板は一般にはガラス基板例えばコーニング7059を使用する。しかし基板の一方または双方に可曲性の基板を用いることは有効である。そしてその可曲性基板として、化学強化がなされた0.3~0.6mm厚のガラス基板、またはポリイミド、PAN、PET等の透光性耐熱性有機樹脂基板を用いることは有効である。

この基板上の電極上には配向処理層(非対称配向処理層)が設けられ、その上面を被充填面とした。そしてこの面上に、FLC、例えばS8(オクチル・オキシ・ベンジリデン・アミノ・メチル・ブチル・ベンゾエイト)を設けた。これ以外でも、BOBAMBC等のFLCまたは複数のブレンドを施したFLCを充填し得る。例えばここではS8とB7とのブレンドした液晶を用いた。

さらにこの一对の基板の一方の被充填面上に液晶(2)を滴下させた。

さらに他方の被充填面を下側に配向させた複数

(9)

方法を用い、加えて非線型素子(NE)と強誘電性液晶(FLC)とを直列にして各画素を構成せしめる場合、A4版またはそれ以上の大面積のマトリックス化にそれぞれの画素間のクロストークを除去し駆動させることができた。

以下に実施例に従って本発明を説明する。

「実施例1」

第1図は本発明の液晶表示装置の作製工程を示す。

第1図(A)は2つの基板(1), (1')を有する。この相対向する面(8), (8')側にはそれぞれ電極を有している。またカラー表示をするには、その一方の側の電極と基板との間または電極と充填される液晶との間にカラーフィルタが設けられている。さらにこの電極の上面には公知の非対称配向処理がなされている。

これらの図面では、簡単にするため図示することを省略して単に基板として表記している。しかし一対の基板の相対向する側にこれらの電極、フィルタ、配向処理、ブラックマトリックス化する

(8)

の周辺部特にコーナ部にエポキシ系の封止の樹脂(19), (19')を微量に滴下した。これは熱硬化性樹脂を用いた。

かかる液晶が設けられた一対の基板を第1図(B)に示すとき真空容器(100)に封入した。この真空容器(100)は容器側(10)に第1の空間(4)を有し、蓋側(10')に第2の空間(5)を有する。第1の空間(4)内にはヒータ(3)が設けられている。このヒータ(3)上に一方の基板(1)を配設し、この基板を室温~150℃内の所定の温度、例えば液晶の粘度が十分低くなる70~150℃例えば120℃に加热制御させた。すると既に基板(1)上の被充填面に設けられた液晶(3)が加熱され被充填面に拡がる。この液晶を滴下して設ける前または後に所定の間隔をおいて基板上にスペーサを配設させた。このスペーサはまったく用いない方式をとってもよい。

さらにこの上方に對向する他方の基板(1')を1~10mm離間してまたはかるくお互いを部分的に接せしめて配置させた。

(10)

この後、この第2の空間(5)を有する蓋側容器(10')をOリングにより容器(10)側に合わせ込んだ。この第2の空間の下側には、第1の空間と第2の空間とがお互いに弾力性を有する層(以下簡単のためシリコンラバー(6)という)で遮蔽されている。そして第2の空間と第1の空間の圧力において、第1の空間の圧力が正圧の場合は下側を膨張し、逆の負圧の場合は上側に引っ張られるようになっている。このラバーは少なくとも150℃の温度に耐えることができる材料であれば、シリコンラバーにかぎらない。

これらをOリングにより互いに合わせ込み、(11), (11')より同時に真空引きをした。即ち、この2つの出口は、バルブ(12), (12')を経て真空ポンプ(14)に連結されている。そしてこのバルブ(12), (12')をともに開、バルブ(13), (13')をともに閉として、第1および第2の空間(4), (5)をともに真空空間とした。

さらに第1図(C)に示す如く、この上面に離間している他方の基板を精密に配設した。

(11)

この時一方の液晶または他方の封止材が互いに混合したり、また所定の位置以上に他方により広がらないように、1~3μの繊維よりなるバリア(18), (18')を配設しておくと有効である。またこのバリアはコーナ部のみでなく周辺全領域にわたって設けてもよい。

さらにその一対の基板の電極側の間隙は4μ以下例えば2μの均一な厚さとすることができます。そしてこの厚さはスペーサが2μの大きさのものを予め配設しておくと2μとなり、1μのスペーサを散布させておく時には1μとすることができます。

もちろんスペーサをまったく用いず、この圧力と加熱している温度とのみを精密に制御して所定の厚さにラミネートさせることも可能である。

その結果、液晶の余分のものは周辺部に移動する。しかしこの外周辺をシリコンラバーが覆っているため、またはバリア(18), (18')が堤防の如くにブロッキングしているため、これが基板の一部の外側周辺より外側に液晶があふれることを実質

すると液晶(3)は上下の被充填面に互いに充填される。加えてコーナ部の封止材(19), (19')が加熱されている基板間に接触し温度を上昇させる。そして引き続き、他方の第2の空間(5)を真空状態より第1の空間(4)に比べて正圧となるように徐々にバルブ(13')より大気または窒素をリークし大気圧にさせた。

すると第1図(C)に示す如く、シリコンラバー(6)は下側に膨張し、対向する他方の基板(1')を一方の基板(1)の側に押しつける。そして大気圧においては1kg/cm²の圧力を加えることができる。また窒素によりさらに加圧する場合は1気圧以上の2~5kg/cm²の圧力とすることも可能である。

かくして一対の基板の全表面に均一な圧力を加えることができ、この圧力により液晶は一点または複数点に点状に設けられていたが、横方向に基板(1)の表面にそって広がり、ラミネートされる。

加えて封止材もそのコーナ部で広がり、1~15mm²の面積にてそれぞれの基板を互いに密接せしめた。

(12)

的に防ぐことができる。またすべての外周辺より液晶があふれたり、また所望の領域全体を覆うことなく足りなくなったりすることは、初期の液晶の供給量を精密にすることにより防ぐことができる。

2つの基板のおたがいのX方向Y方向の重ね合わせは密着させる基板(1), (1')及び液晶(3)が加熱されている低粘度状態の時に移動させ再配設させることができる。

この後、第1図(C)でヒーターを徐々に室温に降下した。さらに第1の空間(5)をも大気圧とし真空容器(100)の蓋(10')を取り外した。一対の基板間に液晶をラミネートさせたセルを容器より取り出し第1図(D)を作る。

この図はコーナ部を示し、封止材が2つの基板の間にも介在し、それぞれを密着させている。

かくして第1図(D)に示す如く、2つの対向する基板(1), (1')は液晶(3)を互いに実質的に重ね合わせた状態にする。

第1図(E)は周辺部の辺の部分にその後の工程

(13)

(14)

において外側より封止用シール剤(9)(一般にはプラスチック材料)を塗布し、お互いの基板を接着させる。

もちろん第1図(A)において、封止材(19), (19')は正方形または長方形の基板のコーナ部のみではなく辺となる部分に対しても同時に滴下し、外周辺のすべてを液晶のラミネイトと同時に封止をさせてもよい。

かくして、本発明のスマートラミネート方法を確立することができた。

「効果」

かくすることにより、A4版(20cm × 30cmの面積)1枚で使用する液晶は0.2ccで十分であり、3000円/gと金より高価な液晶をきわめて有効に用いることができる。

1回の液晶の充填作業を約1時間の短時間で行うことができる。

大面積になっても、作業時間は長くならないという特徴を有する。

(15)

を設け、反射型とする場合は、その入射光側の電極を透光性とし、他方を反射型電極とする。そしてFLCのチルト角を約45度とすることにより、1枚のフィルタを入射光側の基板上に配設して実施することができる。

他方、2枚のフィルタを用いて透過型または反射型とする場合は、2枚の偏光板をそれぞれの基板の外側に配向させ、FLCのチルト角を約22.5度とすることにより成就させ得る。透光型においてはバックライトをEL(エレクトロ・ルミネッセンス)蛍光灯または自然光により照射し、透光する光の量を制御することによりディスプレイとすることができる。

カラー化する場合は他方の対向基板側(人間の目で見える側)の電極の上側または下側にカラーフィルタを設ければよい。

さらに本発明においては、基板上に非線型素子を配設し、その上方に電極を設けたものを基板として取り扱い、アクティブ素子型とすることができます。かかる場合、この非線型素子としてNIN型等

即ち、従来より公知のTN液晶の充填作業においては、この液晶に応力が加わらないようにするところが主である。そのため、周辺部のシール剤はおたがいの基板に外部より加わり得る圧力が液晶それ自体に加わらないよう互いの力を支えている。

しかしスマートラミネートでは、この力が液晶それ自体に加わってもその粘度が大きく、差し支えないことを本発明人は見出した。そしてこの特性を利用することにより従来とはまったく異なる本発明の如き作製方法を可能にすることことができた。

以上の本発明の液晶の充填方法において、被充填面を構成する配向処理層を非対称配向処理とし、一方をラビング処理をし、他方を非ラビング処理とする。この時、本発明の如くラミネートした後、この基板をラビングを施した面にそって高温状態等で微動(1μ以上の一 $~$ 10 4 μm)シフトさせ、ストレスを液晶に加え配向せしめることは有効である。

以上に述べた本発明の液晶表示装置において、この基板の一方または双方の基板の外側に偏光板

(16)

の複合ダイオード構造を有するSCLAD(空間電荷制限電流型アモルファス半導体装置)、絶縁ゲート型電界効果半導体装置を用いることが可能である。

本発明の液晶表示装置において、ライトペンを用いたフォトセンサをドット状に作ることにより表示とその読み取りとを行うことができる。

本発明の第1図の作製工程は100 × 100(カラーにおいては100 × 300)のマトリックス構成とした。

しかしこのドット数は640 × 400(カラーの場合は1920 × 400), 720 × 400 その他の構成をもし得る。

5. 図面の簡単な説明

第1図は本発明の液晶表示装置の作製方法を示す。

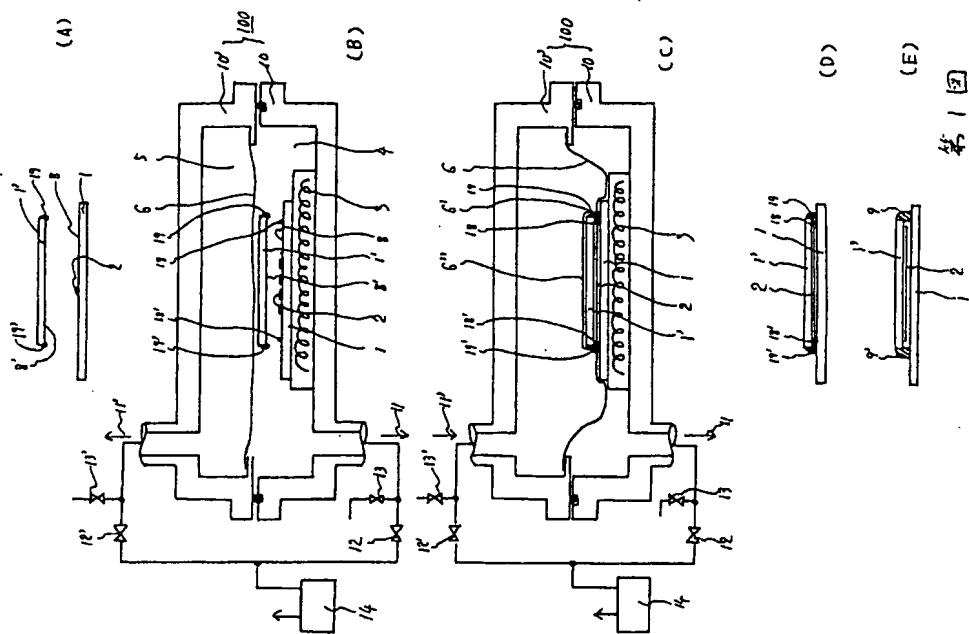
特許出願人

株式会社半導体エネルギー研究所

代表者 山崎舜平

(17)

(18)



第1回

第1頁の続き

②発明者 小柳 かおる 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内

②発明者 今任 慎二 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内

②発明者 山口 利治 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内

②発明者 坂間 光範 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内

②発明者 犬島 喬 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エネルギー研究所内

[Top](#)[Item](#)[Previous](#)[Next](#)

METHOD FOR MANUFACTURING LIQUID CRYSTAL PANEL

JP2002182222

<ul style="list-style-type: none"> Patent Assignee MATSUSHITA ELECTRIC IND CO LTD Inventor SUMIDA SHIROU; KASEI MASATO; MATSUKAWA HIDEKI; YAMAMOTO YOSHINORI International Patent Classification G02F-001/13G02F-001/1333G02F-001/1339 G09F-009/30 	<ul style="list-style-type: none"> Publication Information JP2002182222 A 20020626 [JP2002182222] Priority Details 2000JP-0384847 20001219
FamPat family JP2002182222 A 20020626 [JP2002182222]	

Abstract:

(JP2002182222)

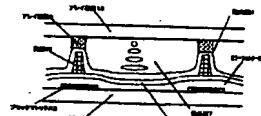
PROBLEM TO BE SOLVED: To solve such problems that in a beadless liquid crystal panel which keeps the cell gap of the liquid crystal panel by projections formed on a color filter substrate, the projections cause plastic deformation by the load on the color filter substrate in the production process and a desired cell gap is not obtained.

(JP2002182222)

SOLUTION: The reduction of the projection height is evaluated as $\geq 0.15 \mu\text{m}$ and $\leq 0.25 \mu\text{m}$ in the printing process of an alignment film and evaluated as inversely proportional to the density of the projections per unit area, inversely proportional to the contact area of the projections with the counter substrate and proportional to the projection height in other processes. The projections are preliminarily formed higher by the above reduction amount.

(JP2002182222)

COPYRIGHT: (C)2002,JPO



© Questel Orbit

(19)日本特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2002-182222

(P2002-182222A)

(43)公開日 平成14年6月26日(2002.6.26)

(51)Int.Cl.

G 02 F 1/1339

1/1333

G 09 F 9/30

識別記号

5 0 0

5 0 0

3 2 0

F I

C 0 2 F 1/1339

1/1333

C 0 9 F 9/30

デマコト*(参考)

5 0 0 2 H 0 8 9

5 0 0 2 H 0 9 0

3 2 0 5 C 0 9 4

審査請求 未請求 請求項の数 5 O L (全 6 頁)

(21)出願番号

特願2000-384847(P2000-384847)

(22)出願日

平成12年12月19日(2000.12.19)

(71)出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

(72)発明者 炭田 祐朗

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(72)発明者 山本 義則

大阪府門真市大字門真1006番地 松下電器
産業株式会社内

(74)代理人 10009/445

弁理士 岩橋 文雄 (外2名)

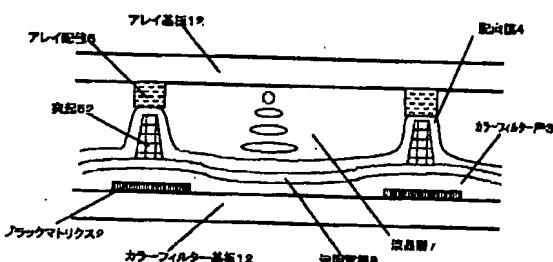
最終頁に続く

(54)【発明の名称】 液晶パネルの製造方法

(57)【要約】

【課題】 カラーフィルター基板上に形成された突起によって、液晶パネルのセルギャップを保持するビーズレス方式の液晶パネルでは、生産工程におけるカラーフィルター基板への負荷により、突起が塑性変形を起こし、所望のセルギャップ得られない。

【解決手段】 突起高さの縮少量を、配向膜印刷工程においては0.15μm以上0.25μm以下、その他の工程においては、突起の単位面積当たりの密度に反比例、突起の対向基板に接する面の面積に反比例、突起高さに比例すると見積り、予め突起をこの縮少量だけ高く作成する。



【特許請求の範囲】

【請求項1】 2枚の基板のいずれか一方の基板上に前記2枚の基板の間隔を一定に保持するための樹脂性の突起を形成する突起形成工程と、前記一方の基板上に形成された突起上に配向膜を印刷する配向膜印刷工程と、前記配向膜が印刷された前記一方の基板と前記2枚の基板のうちの前記突起の形成されていない他方の基板との間に液晶材料を挟持させるために前記2枚の基板を組み立てるパネル組み立て工程と、を備えた液晶パネルの製造方法であって、

前記突起形成工程において形成する突起の高さを、前記パネル組み立て工程後に所望の高さとなるよう、前記所望の高さに、前記配向膜印刷工程および前記パネル組み立て工程における前記突起高さの縮少量を加えた高さとする液晶パネルの製造方法。

【請求項2】 前記配向膜印刷工程における前記突起高さの縮少量を、0.15μm以上0.25μm以下とする請求項1記載の液晶パネルの製造方法。

【請求項3】 前記パネル組み立て工程における前記突起高さの縮少量を、前記突起の単位面積あたりの密度に反比例する、と見積って得る請求項1または2に記載の液晶パネルの製造方法。

【請求項4】 前記パネル組み立て工程における前記突起高さの縮少量を、前記突起の前記他方の基板に接する面の面積に反比例する、と見積って得る請求項1から3のいずれかに記載の液晶パネルの製造方法。

【請求項5】 前記パネル組み立て工程における前記突起高さの縮少量を、前記配向膜印刷工程後における突起高さに比例する、と見積って得る請求項1から4のいずれかに記載の液晶パネルの製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、2枚の基板間に液晶材料を挟持し、この2枚の基板間の間隔を一定に保持するために突起を用いた液晶パネルの製造方法に関するものである。

【0002】

【従来の技術】 従来の技術について、図3を用いて説明する。

【0003】 液晶パネルは2枚の基板を貼り合せて組み立てられているが、2枚のガラス基板11、12間にギャップを均一に保持するために、スペーサーを設置することが必要である。

【0004】 従来、スペーサーとしてジビニールベンゼン系やベンゾグアナミン系の樹脂製球状ビーズ51、または酸化珪素系の無機球状ビーズ51を2枚のガラス基板11、12のいずれか一方の基板に散布した後に、2枚の基板を貼り合せていた。

【0005】 上記ビーズ散布方式は、その簡便性により、現在生産されている大多数の液晶パネルの組立てに

適用されている。

【0006】 しかしながら、近年、液晶パネルに対する表示品位向上の要求にともない、以下の点の改善が要求されている。すなわち、(1)散布されたビーズ51及びその周辺からの光ぬけや、散布時のビーズ凝集による光ぬけに起因する、表示の不均一性やコントラストの低下、(2)更なるセルギャップ均一性の向上、(3)液晶パネルに振動を与えた時のビーズ粒子51の移動に起因するセルギャップ均一性の低下、または配向膜4表面への傷、(4)液晶パネルの一部に集中荷重が負荷された場合に、ビーズ51がカラーフィルター層3にめり込むことに起因するセルギャップムラ発生等である。

【0007】 これらの問題点を解決すべく、近年、予めカラーフィルター層3上にフォトリソグラフィー等の手法を用いて、一定間隔に、均一高さとなるように形成された樹脂製の突起をセルギャップ保持のためのスペーサーとし、散布ビーズ51を省略する構成(ビーズレス構成)が検討され、一部の商品では、すでに採用されている。

【0008】

【発明が解決しようとする課題】 しかしながら、上記カラーフィルター層3上に形成された樹脂製の突起は、塑性変形量が大きく、突起形成後の配向膜印刷工程、その後のパネル組立て工程(シール印刷工程、シール硬化工程、真空注入工程、封口工程)において、カラーフィルター基板11に大きな負荷がかかるため、突起の高さが低くなり、所望のセルギャップが得られない、という課題があった。

【0009】

【課題を解決するための手段】 上記課題を解決するため、本発明の液晶パネルの製造方法は、上記配向膜印刷工程、およびパネル組み立て工程における突起高さの縮少量(塑性変形量及び弾性変形量)を予め見積もっておき、見積もり分相当の高さを、液晶パネル組み立て後の所望の高さに加えた高さを有する突起を突起形成工程において形成する、液晶パネルの製造方法である。

【0010】 突起の高さの縮少量は、配向膜印刷工程においては、突起の単位面積当たりの密度、突起の形成されていない基板に接する面の面積、配向膜印刷工程後の突起の高さに無関係に、0.15～0.25μmとし、その後のパネル組立て工程では、突起の単位面積当たりの密度に反比例する、または突起の形成されていない基板に接する面の面積に反比例する、または配向膜印刷後工程後の突起高さに比例すると見積ることが妥当である。

【0011】

【発明の実施の形態】 本発明の液晶パネルは、2枚の基板のいずれか一方の基板上に前記2枚の基板の間隔を一定に保持するための樹脂性の突起を形成する突起形成工程と、前記一方の基板上に形成された突起上に配向膜

印刷する配向膜印刷工程と、前記配向膜が印刷された前記一方の基板と前記2枚の基板のうちの前記突起の形成されていない他方の基板との間に液晶材料を挟持させるために前記2枚の基板を組み立てるパネル組み立て工程と、を備えた液晶パネルの製造方法であって、前記突起形成工程において形成する突起の高さを、前記パネル組み立て工程後に所望の高さとなるよう、前記所望の高さに、前記配向膜印刷工程および前記パネル組み立て工程における前記突起高さの縮小量を加えた高さとする液晶パネルの製造方法である。

【0012】また、本発明の液晶パネルの製造方法では、前記配向膜印刷工程における前記突起高さの縮小量を、0.15μm以上0.25μm以下とする。

【0013】また、本発明の液晶パネルの製造方法では、前記パネル組み立て工程における前記突起高さの縮小量を、前記突起の単位面積あたりの密度に反比例する、と見積って得る。

【0014】また、本発明の液晶パネルの製造方法では、前記パネル組み立て工程における前記突起高さの縮小量を、前記突起の前記他方の基板に接する面の面積に反比例する、と見積って得る。

【0015】また、本発明の液晶パネルの製造方法は、前記パネル組み立て工程における前記突起高さの縮小量を、前記配向膜印刷工程後における突起高さに比例する、と見積って得る。

【0016】以下、発明の実施の形態の詳細について図1および図2を用いて説明する。

【0017】13.3インチXGA用のカラーフィルタ

ー基板11の作成及び、13.3インチXGAのTFT液晶パネルの組み立てを本発明の製造方法を用いて行なった。

【0018】まず通常の工程を経て、顔料フォト法によってブラックマトリクス2が作成され、その上にカラーフィルタ層3と透明電極8を形成した13.3インチXGA用カラーフィルター基板12を16枚準備した(a-1, a-2, b-1, b-2, c-1, c-2, d-1, d-2, e-1, e-2, f-1, f-2, g-1, g-2, h-1, h-2)。

【0019】上記カラーフィルター基板11に、スピンドルコーターによってアクリル系のレジスト材料を塗布し、プリベーク、所定パターンのマスクを介しての紫外線露光、現像、ポストベークの工程を経て突起52を形成した。

【0020】この時作成した突起52は、図2に示すような円錐の頂点を取り除いた形状をしている。また、16枚のカラーフィルター基板上それぞれの突起52は、アクリル系レジスト材料の塗布膜厚の調整と、露光時のパターンマスクの交換によって、突起高さ、単位面積当たりの密度、面積(上底、下底)が異なるように作成した。16枚のカラーフィルタ基板(a-1, a-2, b-1, b-2, c-1, c-2, d-1, d-2, e-1, e-2, f-1, f-2, g-1, g-2, h-1, h-2)上の突起52の高さ、単位面積当たりの密度、面積(上底、下底)の測定結果を(表1)に示す。

【0021】

【表1】

基板	密度		突起高さ (μm)	面積	
	個/dot	個/mm ²		下底(μm ²)	上底(μm ²)
a-1、 a-2	1/9	3.78	4.02	308	75
b-1、 b-2	1/6	5.67	4.05	320	79
c-1、 c-2	2/9	7.56	4.05	314	79
d-1、 d-2	3/9	11.34	4.08	314	75
e-1、 e-2	1/2	17.01	4.03	320	82
f-1、 f-2	1/9	3.78	4.01	483	172
g-1、 g-2	1/9	3.78	5.99	320	70
h-1、 h-2	1/9	3.78	3.02	314	82

【0022】また、パターンのピッチは横方向9.9μm、縦方向29.7μmとした。

【0023】なお、1画素はR、G、Bそれぞれ1dot

tづつの計3dotで形成される。

【0024】次にカラーフィルター基板11に対向して貼り合せるアレイ基板12を8枚準備し、アレイ配線6

のうちの突起が接する個所のアレイ配線の膜厚を測定したところ、 $1.22\mu\text{m}$ であった。

【0025】これら計24枚のラーフィルター基板11とアレイ基板12に、所定の基板洗浄、配向膜印刷を施した後に8枚のカラーフィルター基板(a-1、b-

1、c-1、d-1、e-1、f-1、g-1、h-1)を抜き取って、突起52の高さを測定した。測定結果を(表2)に示す。

【0026】

【表2】

基板	密度 個/mm ²	初期の突起高さ H1 (μm)	配向膜印刷 後、突起高さ H2 (μm)	高さ縮小量 H1-H2 (μm)
a-1	3.78	4.02	3.84	0.18
b-1	5.67	4.05	3.85	0.20
c-1	7.56	4.05	3.83	0.22
d-1	11.34	4.08	3.89	0.19
e-1	17.01	4.03	3.85	0.18
f-1	3.78	4.01	3.81	0.20
g-1	3.78	5.99	5.77	0.22
h-1	3.78	3.02	2.84	0.18

【0027】(表2)から、突起高さは配向膜印刷工程において縮小することがわかる。突起52の縮小量は、突起52の単位面積当たりの密度、面積、高さに、測定精度の範囲内で無関係であり、 $0.15\mu\text{m}$ から $0.25\mu\text{m}$ の範囲内にあることがわかる。

【0028】残った各8枚のカラーフィルター基板11、アレイ基板12には、配向膜硬化、ラビング処理、ラビング後洗浄の処理を施した後に、カラーフィルター基板11にシール印刷を、またアレイ基板12には導電ペイント塗布を施した。この時、シール材料中には繊維

径 $5.2\mu\text{m}$ のガラスファイバーを2.0%混入した。

【0029】これらの8組のカラーフィルター基板11とアレイ基板12を貼り合せた後に、シール硬化後、ガラス割断、真空注入、封口の所定の工程を実施して液晶パネルを作成した。

【0030】最後に、作成した液晶パネルのセルギャップを測定して、測定結果から突起52の高さを計算した。これらの測定結果を(表3)に示す。

【0031】

【表3】

基板	密度 (個/mm ²)	面積 上底 (μm ²)	セルギャップ (μm)	配向膜印刷後、 突起高さ H2 (μm)	組立て後、 突起高さ H3 (μm)	高さ縮小量 (H2-H3) (μm)
a-2	3.78	75	4.84	3.84	3.62	0.22
b-2	5.67	79	4.91	3.85	3.69	0.16
c-2	7.56	79	4.92	3.83	3.70	0.13
d-2	11.34	75	5.03	3.89	3.81	0.08
e-2	17.01	82	5.00	3.85	3.78	0.07
f-2	3.78	172	4.92	3.81	3.70	0.11
g-2	3.78	70	6.67	5.77	5.45	0.32
h-2	3.78	82	3.89	2.84	2.67	0.17

(パネル組立て後突起高さ) = (セルギャップ) - (アレイ配線の膜厚)
アレイ配線の膜厚 = $1.22\mu\text{m}$ (測定値)

【0032】(表3)より、配向膜印刷後の工程においても突起52の高さは縮小していることがわかる。この変形は、突起52に過重の加わる基板貼り合せ、シール

硬化、真空注入、封口工程におけるものと考えられる。突起52の縮小量は、測定値のバラツキはあるものの、突起52の単位面積当たりの密度に反比例し、突起52

の対向するアレイ基板12に接する面の面積（図2における突起上底53の面積）に反比例し、配向膜印刷工程後の突起高さに比例すると見積ることができる。これらの見積もりから得られた関係により、パネル設計時における突起の密度、上底の面積、セルギャップ等の各パラメータから、具体的に突起高さの縮小分を得ることができる。突起形成工程において、予めこの縮小分だけ高く突起を形成すれば、所望のセルギャップを得ることができる。

【0033】以上の結果より、液晶パネルのセルギャップを一定に保持するためには、2枚の基板のいずれか一方の基板に樹脂製の突起が形成された液晶パネルの製造方法において、所望のセルギャップを得るために、突起の高さを、予めパネル組立て工程における突起の縮小分を見積って、高めに作成することが必要であり、その突起の変形量は、配向膜印刷工程においては、0.15～0.25μm、配向膜印刷後のパネル組立て工程においては、突起の単位面積当たりの密度に反比例し、突起の対向する基板に接する面の面積（上底の面積）に反比例し、配向膜印刷工程後の突起高さに比例すると見積ることができる。

【0034】

【発明の効果】このように、本発明の液晶パネルの製造方法によると、所望のセルギャップを安定して得ることができる。

【図面の簡単な説明】

【図1】本発明の液晶パネルの製造方法で作成した液晶パネルの概略図

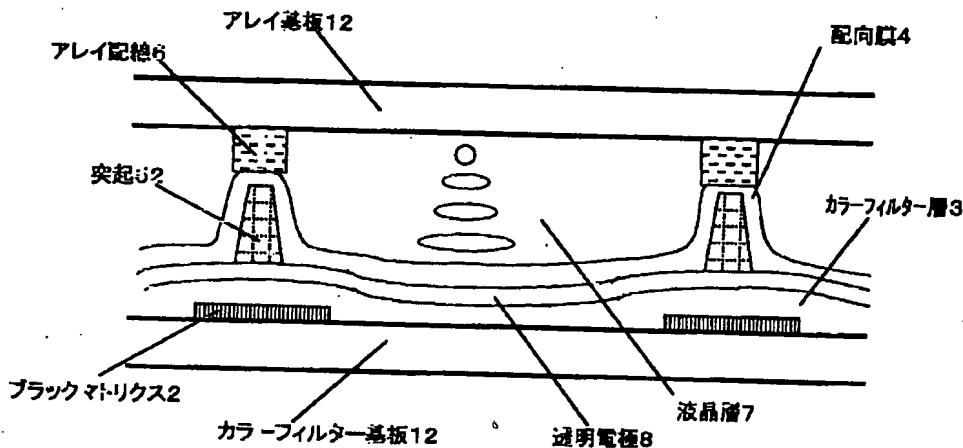
【図2】突起の形状を示す図

【図3】従来のビーズ散布方式により作成された液晶パネルの概略図

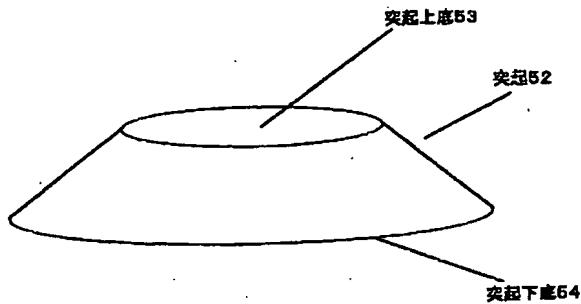
【符号の説明】

- 2 ブラックマトリクス
- 3 カラーフィルター層
- 4 配向膜
- 6 アレイ配線
- 7 液晶層
- 8 透明電極
- 11 カラーフィルター基板
- 12 アレイ基板
- 51 ビーズ
- 52 突起
- 53 突起上底
- 54 突起下底

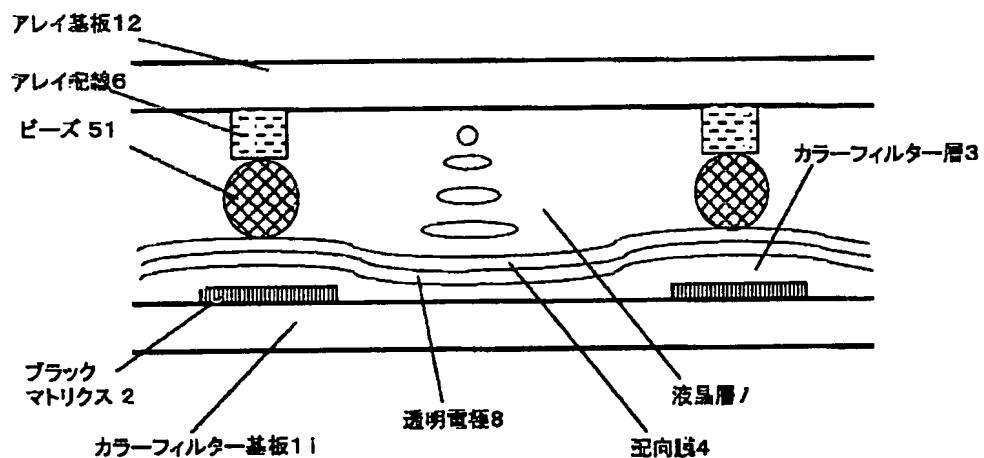
【図1】



【図2】



【図3】



フロントページの続き

(72)発明者 松川 秀樹
大阪府門真市大字門真1006番地 松下電器
産業株式会社内
(72)発明者 化生 正人
大阪府門真市大字門真1006番地 松下電器
産業株式会社内

F ターム(参考) 2H089 LA04 LA09 LA19 LA20 MA04X
NA14 NA24 QA14 SA01 TA04
TA12
2H090 HA08 JA03 JC03 JC17 LA02
LA15
5C094 AA03 AA42 AA43 BA03 BA43
CA19 EA04 EA07 EC03 JA08